
KN1650B FIXED LOGIC DELAY

取扱説明書 1/1

1. 概要

本モジュールは、16個の独立した Delay 回路が入っています。遅延時間は、ch1~4 は約 20ns、ch5~8 は約 50ns、ch9~12 は約 100ns、ch13~16 は約 200ns に設定されています。

2. 仕様

1) 入力部 (NIM)

- ・入力数：16
- ・インピーダンス：50Ω
- ・信号：NIM 信号 / スレッシュホールドレベル -450mV
- ・パルス幅：4ns 以上 / -600mV 時
- ・最高繰り返し周波数：100MHz / 10ns

2) 出力部 (NIM)

- ・出力：1~4：20ns ・ 5~8：50ns ・ 9~12：100ns ・ 13~16：200ns
- ・信号：-700mV / 50Ω 負荷時
- ・立ち上がり時間：約 1.6ns
- ・立ち下がり時間：約 1.6ns
- ・オーバーシュート：5%以下
- ・アンダーシュート：5%以下

3. コネクタは、標準のレモコネクタを使用しています。

4. 消費電力

-6V：約 1.2A

5. ケースは NIM 規格の 1 幅です。